

日本国特許庁  
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日 Date of Application: 2003年 2月 28日

出願番号 Application Number: 特願 2003-054082

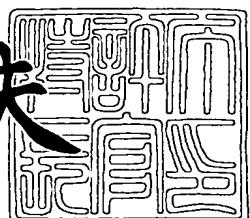
[ST. 10/C]: [JP 2003-054082]

出願人 Applicant(s): 株式会社デンソー

2004年 1月 23日

特許庁長官  
Commissioner,  
Japan Patent Office

今井康夫



【書類名】 特許願

【整理番号】 PY20030140

【提出日】 平成15年 2月28日

【あて先】 特許庁長官殿

【国際特許分類】 G06F 11/28

【発明者】

【住所又は居所】 愛知県刈谷市昭和町1丁目1番地 株式会社デンソー内

【氏名】 岩井 明史

【発明者】

【住所又は居所】 愛知県刈谷市昭和町1丁目1番地 株式会社デンソー内

【氏名】 東道 徹也

【特許出願人】

【識別番号】 000004260

【氏名又は名称】 株式会社デンソー

【代理人】

【識別番号】 100068755

【弁理士】

【氏名又は名称】 恩田 博宣

【選任した代理人】

【識別番号】 100105957

【弁理士】

【氏名又は名称】 恩田 誠

【手数料の表示】

【予納台帳番号】 002956

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9908214

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 制御プログラムの作成方法及び検査プログラム

【特許請求の範囲】

【請求項 1】 制御要求仕様が要求仕様記述言語にて記述された制御モデルから所定のプログラム言語にて記述されたコードを自動生成する自動コード生成手段を用いて該所定のプログラム言語にて記述された制御プログラムを作成する制御プログラムの作成方法において、

前記制御モデル及び前記制御プログラムの少なくとも一方の異常の有無を検査するに際し、前記制御モデルの挙動をシミュレーションするシミュレーション手段の動作と前記制御プログラムを実行するプログラム実行手段の動作とを同期させる同期手段を用いる

ことを特徴とする制御プログラムの作成方法。

【請求項 2】 前記同期手段は、前記自動コード生成手段によるコードの自動生成に際して取得される前記制御モデルと該制御モデルから生成されるコードとの対応関係を表す対応情報に基づいて前記シミュレーション手段の動作と前記実行手段の動作とを同期させるものである

請求項 1 記載の制御プログラムの作成方法。

【請求項 3】 前記同期手段による前記シミュレーション手段の動作と前記プログラム実行手段の動作との同期が、前記制御モデル及び前記制御プログラムのいずれか一方に対して動作の停止箇所を指定するブレークポイントが設定されたときに他方に対しても前記対応情報に基づきその対応するブレークポイントを設定することによって行われる

請求項 2 記載の制御プログラムの作成方法。

【請求項 4】 前記ブレークポイントが、前記制御モデルを構成する各機能ブロック毎に設定可能とされる

請求項 2 又は 3 記載の制御プログラムの作成方法。

【請求項 5】 前記同期手段による前記シミュレーション手段の動作と前記プログラム実行手段の動作との同期が、前記プログラム実行手段により前記制御プログラムを 1 行ずつ実行及び停止させることによって行われる

請求項 2 記載の制御プログラムの作成方法。

【請求項 6】請求項 2～5 のいずれかに記載の制御プログラムの作成方法において、

前記異常の有無の検査が、前記同期手段によって互いに同期された前記制御モデルのシミュレーション結果と前記制御プログラムの実行結果とを逐次比較する比較手段によって行われる

ことを特徴とする制御プログラムの作成方法。

【請求項 7】前記制御モデルのシミュレーション結果と前記制御プログラムの実行結果との逐次比較が、前記対応情報に基づく前記制御モデルのシミュレーション順序と前記制御プログラムの実行順序との比較として行われる

請求項 6 記載の制御プログラムの作成方法。

【請求項 8】前記制御モデルのシミュレーション結果と前記制御プログラムの実行結果との逐次比較が、前記対応情報に基づく前記制御モデルのシミュレーションによって生成される値と前記制御プログラムの実行にかかる変数値との比較として行われる

請求項 6 又は 7 記載の制御プログラムの作成方法。

【請求項 9】前記対応情報に基づく前記制御モデルのシミュレーションによって生成される値と前記制御プログラムの実行にかかる変数値との比較による異常の有無の検査が、前記制御モデルのシミュレーションによって生成される値と前記制御プログラムの実行にかかる変数値との差が許容範囲内にないか否かによって行われる

請求項 8 記載の制御プログラムの作成方法。

【請求項 10】請求項 6～9 のいずれかに記載の制御プログラムの作成方法において、

前記比較手段により異常がある旨の判断がなされたとき、その時点での前記制御モデルのシミュレーション箇所と前記制御プログラムの実行箇所とを出力するようにした

ことを特徴とする制御プログラムの作成方法。

【請求項 11】請求項 3～10 のいずれかに記載の制御プログラムの作成方

法において、

前記同期手段による前記制御モデルのシミュレーション及び前記制御プログラムの実行の一旦停止時、前記シミュレーションの停止箇所において保持されるパラメータ及び前記実行の停止箇所で保持される変数値の少なくとも一方を変更可能とする

ことを特徴とする制御プログラムの作成方法。

【請求項12】制御要求仕様が要求仕様記述言語にて記述された制御モデルから所定のプログラム言語にて記述されたコードを自動生成する自動コード生成手段を用いて該所定のプログラム言語にて記述された制御プログラムを作成する際に用いられる検査プログラムであって、

前記制御モデル及び前記制御プログラムの少なくとも一方の異常の有無を検査すべくコンピュータを通じて実行される処理として、

- a. 前記コードを自動生成する際に取得される情報から前記制御モデルと前記制御プログラムとの対応関係を表す対応情報を生成し、前記制御モデルをシミュレーションするシミュレーション手段と前記制御プログラムを実行するプログラム実行手段との双方の動作の停止箇所を前記対応情報に基づき対応付けする処理、
- b. 前記シミュレーション手段と前記プログラム実行手段との双方に対してシミュレーション及びプログラムの実行を指示する処理、
- c. 前記シミュレーション及びプログラムの実行の後、前記シミュレーション手段及び前記プログラム実行手段の双方の停止を検出する処理、
- d. 前記双方の停止を検出したとき、前記制御モデルのシミュレーションの結果と前記制御プログラムの実行の結果とを比較し、その比較結果に基づいて前記異常の有無を検査する処理、

を含むことを特徴とする検査プログラム。

【請求項13】前記対応情報は、前記制御モデルと前記制御プログラムとの互いに対応する制御位置の関係を表す情報である実行位置対応情報を有して生成され、

前記停止箇所を前記対応情報に基づき対応付けする処理が、前記シミュレーション手段及び前記プログラム実行手段のいずれか一方においてその動作の停止箇

所を指定するブレークポイントが設定されることによって前記実行位置対応情報に基づき他方の対応する箇所に対応するブレークポイントを設定する処理からなる

請求項12記載の検査プログラム。

【請求項14】前記異常の有無を検査する処理が、前記制御モデルのシミュレーションの停止位置と前記制御プログラムの実行の停止位置とを前記実行位置対応情報に基づき比較することによって行われる

請求項13記載の検査プログラム。

【請求項15】前記対応情報は、前記制御モデルの処理にかかるパラメータと前記制御プログラムの処理にかかる変数値との対応関係を表す変数対応情報を更に含み、

前記異常の有無を検査する処理が、前記制御モデルのシミュレーションによって生成される値と前記制御プログラムの実行にかかる変数値とを前記変数対応情報に基づき比較することによって行われる

請求項12～14のいずれかに記載の検査プログラム。

#### 【発明の詳細な説明】

##### 【0001】

###### 【発明の属する技術分野】

本発明は、制御対象の制御に用いる制御プログラムの作成方法及び該制御プログラムの作成に際して用いられる検査プログラムに関する。

##### 【0002】

###### 【従来の技術】

例えば車載エンジン等の運転を制御する制御プログラムの開発、作成には通常

- （ア）設計（制御）仕様に基づいて制御プログラムを作成する工程。
- （イ）該作成した制御プログラムの異常の有無を検査、修正（デバッグ）する工程。
- （ウ）該デバッグした制御プログラムを用いて実地試験を行う工程。
- （エ）この実地試験に基づいて更に制御プログラムを修正する工程。

等々が含まれる。

#### 【0003】

また近年は、こうした制御プログラムの開発、作成において、その要求仕様を記述する制御モデルからプログラム言語にて記述されたコードを自動的に生成する工程を有するモデルベース開発も行われている。このモデルベース開発を用いる場合、上記（ア）の工程は通常、コードを自動生成する工程に加えて、自動生成されたコードに適宜のプログラムを追加するなどの工程も含まれることとなる。

#### 【0004】

ここで一般に、上記モデルベース開発では、制御モデルを適宜のハードウェアにてシミュレーションすることで、その妥当性が検証される。こうした検証のなされた制御モデルから自動生成されたコードは完成度が高いため、上記（エ）の工程における制御プログラムの修正を低減することができるようになる。また、制御モデルの構築自体は、制御プログラムの構築よりも簡易に行うことができるため、こうしたモデルベース開発を採用することで、制御プログラムの開発、作成の簡易化を図ることも可能となる。

#### 【0005】

##### 【発明が解決しようとする課題】

ところで、上記自動生成されたコードには、制御モデルの指定した各処理について、同制御モデルには含まれていなかった実行順序が新たに生成され、追加されることがある。また通常、自動生成された各コード間の優先順位を規定するプログラムは自動生成されないため、上記制御プログラムにはこうした優先順位を規定するためのプログラムを新たに追加する必要もある。

#### 【0006】

このため、上記モデルベース開発を採用する場合、制御モデルから自動生成されるコードに基づく制御プログラムのデバッグ作業や、上記制御モデルがコードを自動生成するのに妥当なものであるか否かを検査し修正するデバッグ作業が逆に困難なものとなる。これは、上述のように制御モデルと制御プログラムとの間の実行順序が必ずしも自明でないことに起因するものであり、制御モデル及び制

御プログラムの一方のデバッグ作業にて何らかの問題が発見されたときには、これと対応する他方の実行条件を特定することが極めて困難となる。

#### 【0007】

具体的には、例えば自動生成されたコードの有する全ての分岐処理を網羅するようなデバッグを行う場合には、同一のテストデータを用いて制御モデルのシミュレーション及び制御プログラムの実行を行い、これらシミュレーション結果と制御プログラムの実行結果とを比較する必要がある。しかし、制御モデルのシミュレーション結果と制御プログラムでの分岐処理とを対応させること自体が困難であることから、これら各分岐処理において双方の処理結果を正確に比較することは非常に困難である。

#### 【0008】

また、例えば制御プログラムのデバッグにおいて、所定の箇所に割り込み禁止処理や異常処理等を新たに追加することが望まれる場合、制御プログラムのこうした所定の箇所と対応する箇所が制御モデルのいずれの箇所にあたるかを特定することも極めて困難である。このため、上記所定箇所に割り込み禁止処理や異常処理等を追加することについては、その妥当性を判断すること自体が困難なものとなっている。

#### 【0009】

本発明は、こうした実情に鑑みてなされたものであり、その目的は、モデルベース開発を行う場合にあって、制御プログラムや制御モデルの異常の有無の検査を簡易に行うことのできる制御プログラムの作成方法と該制御プログラムの作成に用いる検査プログラムとを提供することにある。

#### 【0010】

##### 【課題を解決するための手段】

こうした目的を達成すべく、請求項1記載の制御プログラムの作成方法では、制御モデル及び制御プログラムの少なくとも一方の異常の有無を検査するに際し、前記制御モデルの挙動をシミュレーションするシミュレーション手段の動作と前記制御プログラムを実行するプログラム実行手段の動作とを同期させる同期手段を用いるようにした。

### 【0011】

このように制御プログラムをプログラム実行手段によって実行することでその異常の有無の検査を行うに際し、これを制御モデルのシミュレーションと同期させるようにすることで、これら制御モデルのシミュレーション状況と制御プログラムの実行状況とを簡易に比較することができるようになる。

### 【0012】

このため、制御モデルが規定する各処理について同制御モデルの有しない実行順序が新たに追加されることがあるコードを用いて作成された制御プログラムと、制御モデルとの対応関係を簡易に把握することができるようになる。したがって、モデルベース開発を行う場合にあって、制御プログラムや制御モデルの異常の有無の検査を簡易に行うことができるようになる。

### 【0013】

なお、上記プログラム実行手段にて実行される制御プログラムは、自動生成されるコードそのものでもよく、また、自動生成される複数のコード間の優先順位等を規定するプログラム等が追加されたものなどでもよい。

### 【0014】

また、請求項2記載の制御プログラムの作成方法では、同期手段として、前記自動コード生成手段によるコードの自動生成に際して取得される前記制御モデルと該制御モデルから生成されるコードとの対応関係を表す対応情報に基づいて前記シミュレーション手段の動作と前記実行手段の動作とを同期させるものを用いた。

### 【0015】

制御モデルからコードを自動生成する自動コード生成手段は、同自動生成に際し制御モデルとコードとの対応関係を表す情報を有することとなる。そして、この対応情報を用いることで、シミュレーション手段による制御モデルのシミュレーションの実行位置とプログラム実行手段による制御プログラムの実行位置とを適切に対応付けることができる。

### 【0016】

また、請求項3記載の制御プログラムの作成方法では、同期手段による前記シ

ミュレーション手段の動作と前記プログラム実行手段の動作との同期が、前記制御モデル及び前記制御プログラムのいずれか一方に対して動作の停止箇所を指定するブレークポイントが設定されたときに他方に対しても前記対応情報に基づきその対応するブレークポイントを設定することによって行われるようとした。

#### 【0017】

シミュレーション手段やプログラム実行手段は、それぞれのブレークポイントでシミュレーションの実行や制御プログラムの実行を停止する。このため、対応情報により把握される制御モデルと制御プログラム（コード）との対応関係に基づき、それぞれの対応する実行位置にブレークポイントを設定することで、制御モデル及び制御プログラムについての上記実行位置が互いに対応する位置となる。したがって、これらシミュレーション手段とプログラム実行手段との実行、停止を互いに同期させることができるようになる。

#### 【0018】

更に、上記のように制御モデル及び制御プログラムのいずれか一方にブレークポイントが設定されたときに、同期手段により他方にもブレークポイントが自動的に設定されるようにした。このため、例えば、外部からユーザが制御モデル及び制御プログラムのうちのいずれか一方を任意に選択してブレークポイントを設定することで、双方の適切な箇所にブレークポイントを設定することができる。

#### 【0019】

また、請求項4記載の制御プログラムの作成方法では、ブレークポイントを、前記制御モデルを構成する各機能ブロック毎に設定可能とした。

制御モデルから自動生成されるコードには、制御モデルの各機能ブロックに対応する処理について同制御モデルには規定されていない実行順序が新たに追加されることがある。このため、自動生成されたコードの検査においては、これら新たに追加される実行順序の異常の有無を検査することが望ましい。

#### 【0020】

この点、ブレークポイントを各機能ブロックに設定可能とすることで、新たに実行順序が追加される場合であれ、その異常の有無を、制御モデルと対応させつつ簡易に検査することができるようになる。

**【0021】**

また、請求項5記載の制御プログラムの作成方法では、前記同期手段による前記シミュレーション手段の動作と前記プログラム実行手段の動作との同期が、前記プログラム実行手段により前記制御プログラムを1行ずつ実行及び停止されることによって行われるようとした。

**【0022】**

このように制御プログラムを1行ずつ実行及び停止させるようにすることで、停止箇所の設定を簡易に行うことができる。

また、請求項6記載の制御プログラムの作成方法では、前記異常の有無の検査が、前記同期手段によって互いに同期された前記制御モデルのシミュレーション結果と前記制御プログラムの実行結果とを逐次比較する比較手段によって行われるようとした。

**【0023】**

このように、制御モデル及び制御プログラムの実行結果を逐次比較する比較手段を用いることで、これら制御モデルのシミュレーション結果と制御プログラムの実行結果との対応関係を自動的に検出することができるようになる。したがつて、上記異常の有無の検査を自動的に行うことができる。

**【0024】**

また、請求項7記載の制御プログラムの作成方法では、前記制御モデルのシミュレーション結果と前記制御プログラムの実行結果との逐次比較が、前記対応情報に基づく前記制御モデルのシミュレーション順序と前記制御プログラムの実行順序との比較として行われるようとした。

**【0025】**

自動生成されるコードには、制御モデルの処理について同制御モデルが有しない実行順序が新たに追加されることがある。このため、同コードを用いて作成される制御プログラムと制御モデルとは互いの処理の実行順序が異なったものとなることがある。

**【0026】**

この点、上記のように比較手段によって制御モデルのシミュレーションの順序

と制御プログラムの実行順序とを比較することで、この実行順序の不一致にかかる異常を自動的に検出することができるようになる。

#### 【0027】

また、請求項8記載の制御プログラムの作成方法では、前記制御モデルのシミュレーション結果と前記制御プログラムの実行結果との逐次比較が、前記対応情報に基づく前記制御モデルのシミュレーションによって生成される値と前記制御プログラムの実行にかかる変数値との比較として行われるようとした。

#### 【0028】

自動生成されたコードが適切なものでないと、コード（制御プログラム）の実行によって演算される変数の値は、制御モデルの対応する処理によって生成される値と異なることがある。

#### 【0029】

この点、上記のように比較手段によって制御モデルのシミュレーションによって生成される値と制御プログラムの実行にかかる変数値とを比較することで、これらの不一致にかかる異常を自動的に検出することができるようになる。

#### 【0030】

なお、こうした変数値の比較による異常の有無の検査は、請求項9記載の制御プログラムの作成方法によるように、前記対応情報に基づく前記制御モデルのシミュレーションによって生成される値と前記制御プログラムの実行にかかる変数値との比較による異常の有無の検査が、前記制御モデルのシミュレーションによって生成される値と前記制御プログラムの実行にかかる変数値との差が許容範囲内にないか否かによって行われるにしてもよい。

#### 【0031】

これにより、異常の有無の検出をより好適に行うことができるようになる。

また、請求項10記載の制御プログラムの作成方法では、前記比較手段により異常がある旨の判断がなされたとき、その時点での前記制御モデルのシミュレーション箇所と前記制御プログラムの実行箇所とを出力するようにした。

#### 【0032】

このように制御モデルのシミュレーション箇所と前記制御プログラムの実行箇

所とを検出し、出力することで、異常がある旨判断された箇所を、外部のユーザが簡易に把握することができるようになる。

#### 【0033】

また、請求項11記載の制御プログラムの作成方法では、前記同期手段による前記制御モデルのシミュレーション及び前記制御プログラムの実行の一旦停止時、前記シミュレーションの停止箇所において保持されるパラメータ及び前記実行の停止箇所で保持される変数値の少なくとも一方を変更可能とした。

#### 【0034】

このようにシミュレーションの停止箇所において保持されるパラメータ及び実行の停止箇所で保持される変数値の少なくとも一方を変更可能とすることで、異常がある旨判断がなされた場合であれ、再度制御モデルのシミュレーション条件と制御プログラムの実行条件とを等しくすることができる。このため、異常がある旨判断された箇所から異常の有無の検査を再開することが可能となる。

#### 【0035】

また、請求項12記載の検査プログラムでは、前記制御モデル及び前記制御プログラムの少なくとも一方の異常の有無を検査すべくコンピュータを通じて実行される処理として、a. 前記コードを自動生成する際に取得される情報から前記制御モデルと前記制御プログラムとの対応関係を表す対応情報を生成し、前記制御モデルをシミュレーションするシミュレーション手段と前記制御プログラムを実行するプログラム実行手段との双方の動作の停止箇所を前記対応情報に基づき対応付けする処理、b. 前記シミュレーション手段と前記プログラム実行手段との双方に対してシミュレーション及びプログラムの実行を指示する処理、c. 前記シミュレーション及びプログラムの実行の後、前記シミュレーション手段及び前記プログラム実行手段の双方の停止を検出する処理、d. 前記双方の停止を検出したとき、前記制御モデルのシミュレーションの結果と前記制御プログラムの実行の結果とを比較し、その比較結果に基づいて前記異常の有無を検査する処理、を含むようにした。

#### 【0036】

このようにシミュレーション手段とプログラム実行手段との双方の停止箇所を

対応付けることで、シミュレーション手段とプログラム実行手段とを同期させることができるようになる。そして、これらシミュレーション手段とプログラム実行手段とのそれぞれに対し、実行を指示するとともに、双方の停止を検出したときにシミュレーションの結果と制御プログラムの実行の結果とを比較することで、双方の停止位置において異常の有無を自動的に検査することができるようになる。

#### 【0037】

また、請求項13記載の検査プログラムでは、前記対応情報は、前記制御モデルと前記制御プログラムとの互いに対応する制御位置の関係を表す情報である実行位置対応情報を有して生成され、前記停止箇所を前記対応情報に基づき対応付けする処理が、前記シミュレーション手段及び前記プログラム実行手段のいずれか一方においてその動作の停止箇所を指定するブレークポイントが設定されることによって前記実行位置対応情報に基づき他方の対応する箇所に対応するブレークポイントを設定する処理からなる。

#### 【0038】

上記のようにブレークポイントを自動的に設定することで、例えば、外部からユーザが制御モデル及び制御プログラムのうちのいずれか一方を任意に選択してブレークポイントを設定すること、双方の適切な箇所にブレークポイントを設定することができる。

#### 【0039】

また、請求項14記載の検査プログラムでは、前記異常の有無を検査する処理が、前記制御モデルのシミュレーションの停止位置と前記制御プログラムの実行の停止位置とを前記実行位置対応情報に基づき比較することによって行われる。

#### 【0040】

自動生成されるコードには、制御モデルの処理についての実行順序であって同制御モデルが有しない実行順序が新たに追加されることがある。このため、同コードを用いて作成される制御プログラムと制御モデルとは互いの処理の実行順序が異なったものとなることがある。

#### 【0041】

この点、上記のように制御モデルの実行順序と制御プログラムの実行順序とを比較することで、この実行順序の不一致にかかる異常を自動的に検出することができるようになる。

#### 【0042】

また、請求項15記載の検査プログラムでは、前記対応情報は、制御モデルの処理にかかるパラメータと前記制御プログラムの処理にかかる変数値との対応関係を表す変数対応情報を更に含み、前記異常の有無を検査する処理が、前記制御モデルのシミュレーションによって生成される値と前記制御プログラムの実行にかかる変数値とを前記変数対応情報に基づき比較することによって行われる。

#### 【0043】

自動生成されたコードが適切なものでないと、コード（制御プログラム）の実行によって演算される変数の値は、制御モデルの対応する処理によって生成される値と異なることがある。

#### 【0044】

この点、制御モデルのシミュレーションによって生成される値と制御プログラムの実行にかかる変数値とを比較することで、これらの不一致にかかる異常を自動的に検出することができるようになる。

#### 【0045】

##### 【発明の実施の形態】

以下、本発明にかかる制御プログラムの作成方法を車両の制御プログラムの作成方法に適用した一実施形態を図面を参照しつつ説明する。

#### 【0046】

図1は、本実施形態にかかる制御プログラムの作成手順の概要を示すフローチャートである。

同図1に示すステップS1では、まず、作成対象となる制御プログラムについて、その要求仕様を記述する制御モデルを要求仕様記述言語を用いて構築する。次に、こうして構築された制御モデルをシミュレーションすることで、同制御モデルが正当な機能と妥当な性能を有するものであるか否かを検証する。そして、この検証結果に基づき、適宜、制御モデルを修正する。

**【0047】**

次に、ステップS2において、制御モデルからC言語にて記述されたコードを自動生成する。このコードには、制御モデルの規定する処理について同制御モデルによって定義されていない実行順序が新たに定義されている。そして、このコードに、更に各コード間の優先順位を定義するプログラム等、制御モデルを用いることなくC言語を用いて直接構築されたプログラムが追加されることで制御プログラムが生成される。

**【0048】**

ステップS3では、上記制御モデルをシミュレーションとともに、制御プログラムを実行することで、互いの対応関係を維持しつつ制御モデルや制御プログラムの異常の有無の検査を行う。そして、制御プログラムに異常がある旨判断されると、制御プログラムが修正される。また、制御モデルから妥当なコードを自動生成することが困難であると判断される場合には、上記ステップS1に戻り、制御モデルを修正するようにしてもよい。ちなみに、ここで、上記制御プログラムの実行は、図2に示す態様にて行われる。同図2に示すように、コンピュータ1には、リアルタイムオペレーティングシステム（RTOS）2が搭載されている。そして、同RTOS2上で、上記C言語を用いて直接記述されたプログラムである追加プログラム3やコード4からなる制御プログラムが実行される。

**【0049】**

こうして制御プログラムのデバッグが終了すると、先の図1に示すステップS4において、同制御プログラムを搭載した電子制御装置によって実際の車両の走行を制御する実地試験を行う。そして、この実地試験に基づき制御プログラムに妥当でない箇所がある場合には、ステップS1に戻って制御モデルを修正し、上記ステップS1～S4の処理を繰り返す。この一連の処理は、制御プログラムが妥当であると判断されるまで行われる。

**【0050】**

ここで、上記ステップS3の処理である制御プログラムのデバッグ作業について、詳細に説明する。

図3は、制御プログラムの作成及びデバッグに用いるシステムの全体構成を示

す図である。

#### 【0051】

モデル格納部10には、先の図1のステップS1にて構築され検証のなされた制御モデルが格納されている。図4に、こうした制御モデルの一例を模式的に示す。

#### 【0052】

同図4に示す制御モデルは、車載エンジンの燃料噴射量の演算、及び噴射タイミングの演算を行うモデルである。ブロックB1は、所定のクランク角をトリガとする機能を示す。ブロックB2は、上記所定のクランク角をトリガとして基本噴射量を演算する機能を示す。ブロックB3は、上記ブロックB2によって演算された基本噴射量をブロックB4に書き込む機能を示す。ブロックB4は、基本噴射量を記憶する機能を示す。ブロックB5は、記憶されている基本噴射量を読み出す機能を示す。ブロックB6は、上記所定のクランク角をトリガとして上記基本燃料噴射量に対する補正量を計算する機能を示す。ブロックB7は、補正量と上記読み出された基本噴射量とに基づき噴射タイミングを演算する機能を有する。

#### 【0053】

ちなみに、図4において実線で示す矢印は、処理の順序を規定するとともに、各処理の施されたデータの流れを示すものである。すなわち例えば、ブロックB7の処理は、ブロックB5及びブロックB6の処理の後に行われるようその処理順序が規定されている。しかし、ブロックB2とブロックB6との処理については、その順序は規定されていない。また、ブロックB3及びブロックB5の処理の順序についても規定されていない。

#### 【0054】

一方、図3に示す自動コード生成手段12は、上記制御モデルを入力とし、これから上記C言語で記述されたコードを生成して出力する。プログラム格納部14には、生成されたコードと先の図2に示した追加プログラム3とからなる制御プログラムが格納されている。

#### 【0055】

図5に、先の図4に示す制御モデルから自動生成されるコードを例示する。同図5に示すように、先の図4に示す制御モデルにおけるブロックB3の処理はブロックB5の処理に先立ち行われる必要があるにもかかわらず、このプログラムでは、ブロックB5に対応する処理の後にブロックB3に対応する処理が行われる。これは制御モデルには、各機能ブロックの示す処理の実行順序が必ずしも定められておらず、自動コード生成手段12によってこの実行順序が新たに定められることに起因している。すなわち、制御モデルにはブロックB5とブロックB3との処理の順序が規定されていないのであり、これらの処理の実行順序が自動コード生成手段12によって新たに追加される際、適切なものとならなかった場合を図5は示している。

#### 【0056】

また、対応情報作成手段16は、上記自動コード生成手段12がコードを生成するに際して同自動コード生成手段12の有する情報に基づき、制御モデルとコードとの対応関係を表す対応情報を作成する。この対応情報は、制御モデルのブロックとコードの実行ポイントとの対応関係を示す実行位置対応情報と、制御モデルのブロック結線や、ストレージ（B4等、記憶にかかるブロック）とコードの変数との対応関係を示す変数対応情報とからなる。

#### 【0057】

図6に、これら実行位置対応情報と変数対応情報とからなる対応情報を例示する。同図6においては、実行位置対応情報として、制御モデルのブロックと、コードの有するラベルとが対応付けられている。また、変数対応情報として、制御モデルのブロック結線／ストレージとコードの変数とが対応付けられている。

#### 【0058】

また、対応情報格納部18は、上記対応情報を格納する。

シミュレーション手段20は、制御モデルを入力とし、その動作をシミュレーションする。また、プログラム実行手段22は、制御プログラムを入力とし、これを実行するものである。なお、このプログラム実行手段22は、先の図2に示したコンピュータ1及びRTOS2を備えて構成される。

#### 【0059】

また、ブレークポイント設定手段24は、外部からの入力に基づき制御モデル及び制御プログラムのいずれかに動作の停止箇所を指定するブレークポイントの設定をシミュレーション手段20及びプログラム実行手段22に指示する。このブレークポイントは、制御モデルの各ブロックに設定可能とする。また、このブレークポイントは、例えば制御プログラムの上記ラベルを用いて指定される各実行ポイントに設定可能とする。

#### 【0060】

なお、このブレークポイント設定手段24のうち制御モデルにブレークポイントを設定する機能は上記シミュレーション手段20に備えられるようにもよい。また、ブレークポイント設定手段24のうち制御プログラムにブレークポイントを設定する機能は上記プログラム実行手段22に備えられるようにもよい。

#### 【0061】

同期手段26は、ブレークポイント設定手段24を通じて制御モデル及び制御プログラムのいずれか一方に、その動作の停止箇所を指定するブレークポイントが設定されたとき、上記対応情報に基づき他方に対し対応する動作の停止箇所を指定するブレークポイントを設定する。すなわち、上記対応情報のうち実行位置対応情報を用いて、制御モデルのブロックから対応するコードの実行ポイントを検索することで、又は、コードの実行ポイントから制御モデルのブロックを検索することで、ブレークポイントを設定する。

#### 【0062】

更に、同期手段26は、シミュレーション手段20及びプログラム実行手段22の動作が双方ともブレークポイントにて一旦停止したときに、これらシミュレーション結果及び実行結果を比較する比較手段を備えている。

#### 【0063】

表示手段28は、上記比較手段による比較結果により不一致が検出され、制御モデル及び制御プログラムのいずれかに問題があるときなどにこれを表示するものである。結果格納部30は、比較手段の比較結果を格納する。

#### 【0064】

ちなみに、上記モデル格納部10、プログラム格納部14、対応情報格納部18、結果格納部30は、例えばハードディスク装置等の記憶装置によって構成される。また、自動コード生成手段12、対応情報作成手段16、シミュレーション手段20、プログラム実行手段22、ブレークポイント設定手段24、同期手段26は、処理手順に関するプログラムが記録されたハードディスク装置やROM等の記憶装置とコンピュータとを備えて構成される。

#### 【0065】

以下、こうした構成を有するシステムにおける処理である制御プログラムの作成及びデバッグにかかる処理について詳細に説明する。

本実施形態では、モデル格納部10に格納された制御モデルをシミュレーションするシミュレーション手段20とプログラム格納部14に格納された制御プログラムを実行するプログラム実行手段22との動作を同期手段26によって同期させる。そして、上述したブレークポイントでこれらシミュレーション手段20とプログラム実行手段22との動作が停止したとき、上記比較手段によってシミュレーションの結果とプログラムの実行結果とを比較することで、制御モデルや制御プログラムの異常の有無を検査する。そして、この検査の結果、制御プログラムに問題があるときには、又は、制御モデルが妥当なコードを生成することができないときには、制御プログラムや制御モデルを修正する。

#### 【0066】

ここでは、上記ブレークポイント設定手段24及び同期手段26によるブレークポイントの設定にかかる処理について図7を用いて説明する。

同図7は、同期手段26によるブレークポイントの設定にかかる処理の手順を示すフローチャートである。

#### 【0067】

この一連の処理においては、ステップS301及びステップS302において、上記ブレークポイント設定手段24を通じて上記シミュレーション手段20及び上記プログラム実行手段22のいずれかからブレークポイントが設定されたか否かを判断する。すなわち、同期手段26では、シミュレーション手段20及びプログラム実行手段22にアクセスすることで、ブレークポイントの設定がなさ

れたか否かを判断する。

#### 【0068】

そして、ステップS303では、実行位置対応情報に基づいて制御モデル上に設定されたブレークポイントに該当する制御プログラム上の位置を決定するとともに、この決定された位置をブレークポイントとして制御プログラム上に設定するようにプログラム実行手段22に指示する。

#### 【0069】

また、ステップS304では、実行位置対応情報に基づいて制御プログラム上に設定されたブレークポイントに該当する制御モデル上の位置を決定するとともに、この決定された位置をブレークポイントとして制御モデル上に設定するようにシミュレーション手段20に指示する。

#### 【0070】

そして、ステップS303、S304の処理が終了した場合やステップS302にてブレークポイントの設定がなされていない旨判断された場合には、この一連の処理を終了する。なお、この一連の処理を、所定周期で繰り返し実行する代わりに、シミュレーション手段20に制御モデルが取り込まれるとともに、プログラム実行手段22に制御プログラムが取り込まれることをトリガとして行うようになることがより望ましい。

#### 【0071】

ちなみに、このブレークポイントは、先の図5に示した制御モデルにおいては、例えばブロックB3とブロックB5とにそれぞれ設けるようにすればよい。また、最終的な出力となるブロックB7にのみ設けるようにしてもよい。

#### 【0072】

次に、上記シミュレーション手段20による制御モデルのシミュレーションにかかる処理について図8を用いて説明する。

同図8は、制御モデルのシミュレーションにかかる処理の手順を示すフローチャートである。

#### 【0073】

この一連の処理においては、まずステップS311において、モデル格納部1

0に格納されている制御モデルを取り込む。次に、ステップS312、S313において、制御モデルの所定箇所にブレークポイントを設定する。すなわち、このステップS312、S313においては、上記ブレークポイント設定手段24の指示によりブレークポイントを設定するか、先の図7に示す処理にて同期手段26の指示によりブレークポイントを設定するかのいずれかの処理を行う。

#### 【0074】

続くステップS314においては、上記同期手段26からシミュレーションの実行の指示があったか否かを判断する。そして、ステップS314にて実行の指示があった旨判断されると、ステップS315にて制御モデルのシミュレーションを実行する。このシミュレーションは、制御対象となる信号を制御モデルへの入力としてシミュレーション手段20によって与えつつ同シミュレーション手段20によって制御モデルを動作させることで同制御モデルによりこの入力を処理させることで行われる。

#### 【0075】

このシミュレーションは、制御モデルの全ての実行が終了するまで（ステップS316）、又は、ブレークポイントを検出するまで（ステップS317）行われる。そして、ステップS317にてブレークポイントが検出されると、シミュレーションを停止させるとともに、ステップS318において例えばシミュレーション手段20の備える表示器等、出力手段を通じて外部にシミュレーションを停止している旨を通知する。

#### 【0076】

このようにブレークポイントにてシミュレーションを停止すると、上記同期手段26から新たな実行の指示（ステップS314）、又は同期手段26からの異常通知（ステップS319）を待機することとなる。そして、新たな実行指示があった場合には、ステップS315以降の処理を行うことで、制御モデルのシミュレーションを再開する。

#### 【0077】

一方、ステップS319において同期手段26からの異常通知があった場合にはこの一連の処理を終了する。なお、この際、シミュレーション手段20は異常

通知のあったときの停止位置の情報を有しているため、これを同シミュレーション手段20の備える表示器等、出力手段を通じて外部に出力することが望ましい。また、ステップS316において、全てのシミュレーションが完了した場合には、ステップS320において例えばシミュレーション手段20の備える表示器等、出力手段を通じて外部にシミュレーションが完了した旨を通知し、この一連の処理を終了する。

#### 【0078】

次に、上記プログラム実行手段22による制御プログラムの実行にかかる処理について図9を用いて説明する。

同図9は、制御プログラムの実行にかかる処理の手順を示すフローチャートである。

#### 【0079】

この一連の処理においては、まずステップS331において、プログラム格納部14に格納されている制御プログラムを取り込む。次に、ステップS332、S333において、制御プログラムの所定箇所にブレークポイントを設定する。すなわち、このステップS332、S333においては、上記ブレークポイント設定手段24の指示によりブレークポイントを設定するか、先の図7に示す処理にて同期手段26の指示によりブレークポイントを設定するかのいずれかの処理を行う。

#### 【0080】

続くステップS334においては、上記同期手段26から制御プログラムの実行の指示があったか否かを判断する。そして、ステップS334にて実行の指示があった旨判断されると、ステップS335にて制御プログラムを実行する。このプログラムの実行は、制御対象となる信号を制御プログラムへの入力としてプログラム実行手段22によって与えつつ同プログラム実行手段22によって制御プログラムを動作させることで同制御プログラムによりこの入力を処理させることで行われる。

#### 【0081】

このプログラムの実行は、制御プログラムの全てを実行するまで（ステップS

336)、又は、ブレークポイントを検出するまで（ステップS337）行われる。そして、ステップS337にてブレークポイントが検出されると、制御プログラムの実行を停止させるとともに、ステップS338において例えばプログラム実行手段22の備える表示器等、出力手段を通じて外部に制御プログラムの実行を停止している旨を通知する。

#### 【0082】

このようにブレークポイントにて制御プログラムの実行を停止すると、上記同期手段26から新たな実行の指示（ステップS334）、又は同期手段26からの異常通知（ステップS339）を待機することとなる。そして、新たな実行指示があった場合には、ステップS335以降の処理を行うことで、制御プログラムの実行を再開する。

#### 【0083】

一方、ステップS339において同期手段26からの異常通知があった場合にはこの一連の処理を終了する。なお、この際、プログラム実行手段22は異常通知のあったときの停止位置の情報を有しているため、これを同プログラム実行手段22の備える表示器等、出力手段を通じて外部に出力することが望ましい。また、ステップS336において、全ての制御プログラムの実行が完了した場合には、ステップS340において例えばプログラム実行手段22の備える表示器等、出力手段を通じて外部に制御プログラムの実行が完了した旨を通知し、この一連の処理を終了する。

#### 【0084】

次に、上記同期手段26により行われる制御モデル及び制御プログラムの異常の有無の検査にかかる処理について図10を用いて説明する。

同図10は、上記検査にかかる処理の手順を示すフローチャートである。この処理は、先の図7に示す処理が終了したことを前提として、換言すれば、制御モデル及び制御プログラムの双方にブレークポイントが設定されたことを前提として行われる。

#### 【0085】

この一連の処理においては、まずステップS351において、制御モデルのシ

ミュレーションを実行するように上記シミュレーション手段20に指示すると共に、制御プログラムを実行するように上記プログラム実行手段22に指示する。これら制御モデルのシミュレーションと制御プログラムの実行は、上記シミュレーション手段20により制御モデルが停止されて且つ上記プログラム実行手段22により制御プログラムが停止されるまでの間行われる。なお、この際、制御モデルのシミュレーションと制御プログラムの実行とを同一の条件で行うべく、制御対象となる信号は、換言すれば、制御モデル及び制御プログラムによって処理される入力は同一とする。

#### 【0086】

そして、ステップS352において、制御モデル及び制御プログラムの双方が停止されていると判断され、且つステップS353においてこれら制御モデル及び制御プログラムの双方が実行完了していないと判断されると、ステップS354以降の処理において、上記検査を行う。

#### 【0087】

すなわち、ステップS354では、上記実行位置対応情報に基づき、制御モデルの停止位置と、制御プログラムの停止位置とが互いに対応する位置となっていいるか否かを確認する。そして、互いに対応する位置となっていないと判断されると（ステップS355）、ステップS356において上記表示手段28を通じて制御モデルと制御プログラムとの停止位置が互いに一致しない旨（「停止位置異常」）を表示する。

#### 【0088】

一方、ステップS355において停止位置が一致すると判断されると、ステップS357に移行する。このステップS357では、上記変数対応情報に基づき、制御モデル側の当該停止箇所のブロック結線やストレージと、制御プログラム側の当該停止箇所において保持されている変数とが互いに対応するものであるか否かを判断する。そして、互いに対応するものでないと判断されると（ステップS358）、ステップS359において上記表示手段28を通じて制御モデルのブロック結線やストレージと制御プログラムの変数値とが互いに対応するものでない旨（「変数値異常」）を表示する。

**【0089】**

ちなみに、上記制御モデルのブロック結線やストレージと制御プログラムの変数値とが互いに対応するものであるか否かは、これら2つの値の差としての許容範囲を予め定めておき、この許容範囲にあるか否かで判断するようとする。すなわち、例えば制御モデルのブロック結線やストレージと制御プログラムの変数値とが条件である場合には、制御モデルの条件が制御プログラムの条件を全て含む場合を許容範囲とする。また例えば制御モデルのブロック結線やストレージと制御プログラムの変数値とが互いに整数演算された値である場合には、両者の一致のみを許容範囲とする。更に例えば制御モデルのブロック結線やストレージと制御プログラムの変数値とが互いに浮動小数点型の値である場合には、両者の差の絶対値が所定値以下であることを許容範囲とする。

**【0090】**

上記ステップS358において、変数が許容範囲にあると判断されたときには、ステップS351に戻り、制御モデルのシミュレーションと制御プログラムの実行とが再開されることとなる。また、ステップS353において、制御モデルと制御プログラムとが全て実行されたと判断されると、ステップS360において、上記表示手段28を通じてその旨（「全て実行完了」）を表示する。

**【0091】**

一方、上記ステップS356、S359、S360の各処理が終了すると、この一連の処理を終了する。なお、上記ステップS353において制御モデルと制御プログラムとが全て実行されたと判断されたときには、ステップS360の処理に移行するに先立って、ステップS357等の処理を行うようにしてもよい。

**【0092】**

このように本実施形態では、上記同期手段26（比較手段）により制御モデルの停止位置と、制御プログラムの停止位置とが互いに対応する位置となっているか否かを確認するようにした。これにより、制御モデルの指定する複数の処理について、上記自動コード生成手段12によって生成されたコードに新たに実行順序が付与されたとき、これが適切でない場合にはこれを検出することができる。

**【0093】**

また、処理順序に誤りがある場合や生成されたコード自体に誤りがある場合には、図10の処理により、変数値の違いを検出することができる。

このように、本実施形態では、生成されるコード含む制御プログラムのデバッグ作業において問題が検出されたとき、制御モデルの位置及び同制御モデルでの処理状態（ブロック結線やストレージ）との対応付けを自動的に行うことができる。

#### 【0094】

以上詳述した本実施形態によれば、以下の効果が得られるようになる。

（1）制御プログラムをプログラム実行手段22によって実行することでその異常の有無の検査を行うに際し、これを制御モデルのシミュレーションと同期させるようすることで、これら制御モデルのシミュレーション状況と制御プログラムの実行状況とを簡易に比較することができるようになる。

#### 【0095】

（2）対応情報作成手段16の作成する対応情報を用いることで、シミュレーション手段による制御モデルのシミュレーションの実行位置と実行手段による制御プログラムの実行位置とを適切に対応付けることができる。

#### 【0096】

（3）制御モデル及び制御プログラムのいずれか一方にブレークポイントが設定されたときに、同期手段26により他方にもブレークポイントが自動的に設定されるようにした。このため、例えば、外部からユーザが制御モデル及び制御プログラムのうちのいずれか一方を任意に選択してブレークポイントを設定することで上記同期処理が可能となる。

#### 【0097】

（4）ブレークポイントを各機能ブロックに設定可能とすることで、新たに実行順序が追加される場合であれ、その異常の有無を、制御モデルと対応させつつ簡易に検査することができるようになる。

#### 【0098】

（5）制御モデルのシミュレーションの順序と制御プログラムのプログラム実行順序とを比較することで、この実行順序の不一致にかかる異常を自動的に検出

することができるようになる。

#### 【0099】

(6) 比較手段によって制御モデルのシミュレーションによって生成される値と制御プログラムの実行にかかる変数値とを比較することで、これらの不一致にかかる異常を自動的に検出することができるようになる。

#### 【0100】

なお、上記実施形態は、以下のように変更して実施してもよい。

- ・シミュレーション手段20及びプログラム実行手段22の動作の停止箇所は、上述したものに限らない。例えば制御プログラムをプログラム実行手段22により1行ずつ実行及び停止させつつシミュレーション手段20をこれと同期させてもよい。これは、例えば制御プログラム側に1行ずつブレークポイントを設定するとともに、先の図7に示す処理によって制御モデルのブレークポイントを設定することで行ってもよい。

#### 【0101】

- ・先の図10のステップS358において変数が許容範囲にないと判断された場合、先の図8及び図9の一連の処理を終了するようにしたが、これに限らない。例えばシミュレーション手段20によってシミュレーションされるパラメータとプログラム実行手段22で実行される変数値の少なくとも一方を変更し、先の図8や図9に破線にて示すようにシミュレーション及びプログラムの実行を再開するようにしてもよい。

#### 【0102】

- ・シミュレーション手段20やプログラム実行手段22では、必ずしも制御モデルや制御プログラムに入力信号を与えることでシミュレーション及びプログラムの実行を行うものに限らない。例えば制御プログラムの制御対象及び同対象を取り巻く環境をコンピュータ上で擬似的に生成しつつ上記制御モデルや制御プログラムの検査を行うものであってもよい。

#### 【0103】

- ・制御モデルから自動生成されるコードとしては、C言語にて記述されるものに限らず、適宜のプログラム言語にて記述されるコードであればよい。このコー

ドが制御モデルの規定する処理について同制御モデルにおいて規定されない実行順序が新たに生成されることがあるものであるなら、このコードと制御モデルとを同期させて検査をすることは特に有効である。

#### 【0104】

・上記実施形態では、制御モデルからプログラム言語にて記述されたコードに適宜プログラムを追加したものを制御プログラムとしたが、上記コードと制御プログラムとが一致してもよい。

#### 【0105】

・上記対応情報作成手段16や同期手段26等をコンピュータとソフトウェアにて構成する代わりに、専用のハードウェアにて構成してもよい。

・制御プログラムの作成工程としては、モデルベース開発を用いるとともに、制御モデルのシミュレーションと制御プログラムの実行とを同期させつつこれらの異常の有無を検査する範囲で適宜変更してよい。

#### 【0106】

・車載エンジンの制御プログラムの作成に限らず、モデルベース開発を採用して制御プログラムを作成する場合には、本発明の適用は有効である。

#### 【図面の簡単な説明】

【図1】本実施形態にかかる制御プログラムの作成手順を示すフローチャート。

【図2】同実施形態において、制御プログラムを実行するプログラム実行手段の構成を示すブロック図。

【図3】同実施形態にかかる制御プログラムの生成及び検査を行うシステムの構成を示すブロック図。

【図4】制御モデルを例示するブロック図。

【図5】自動生成されるコードを例示する図。

【図6】上記実施形態にかかる制御モデルと制御プログラムとの対応関係を表す対応情報を例示する図。

【図7】同実施形態におけるブレークポイントの設定にかかる処理の手順を示すフローチャート。

【図8】同実施形態にかかるシミュレーション手段による処理の手順を示すフローチャート。

【図9】同実施形態にかかるプログラム実行手段による処理の手順を示すフローチャート。

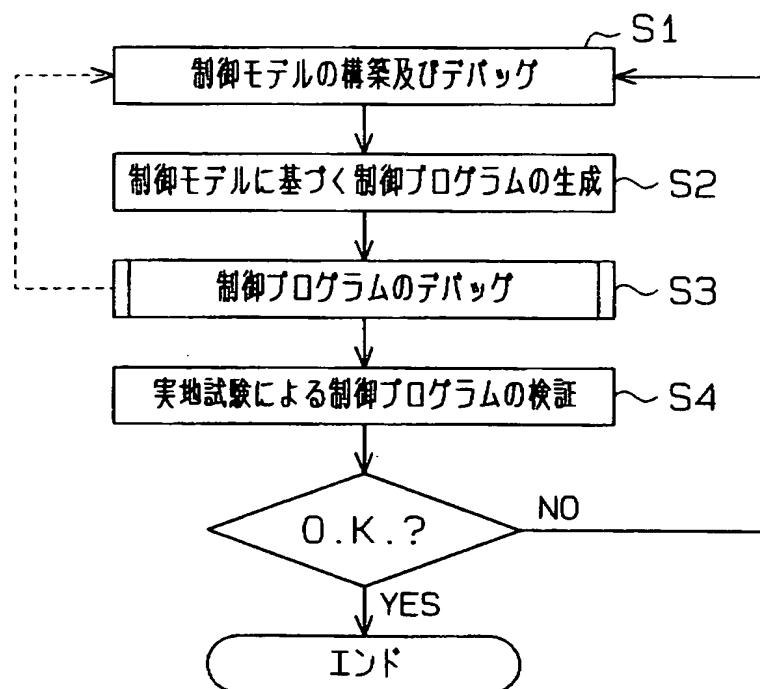
【図10】同実施形態にかかる同期手段による処理の手順を示すフローチャート。

【符号の説明】

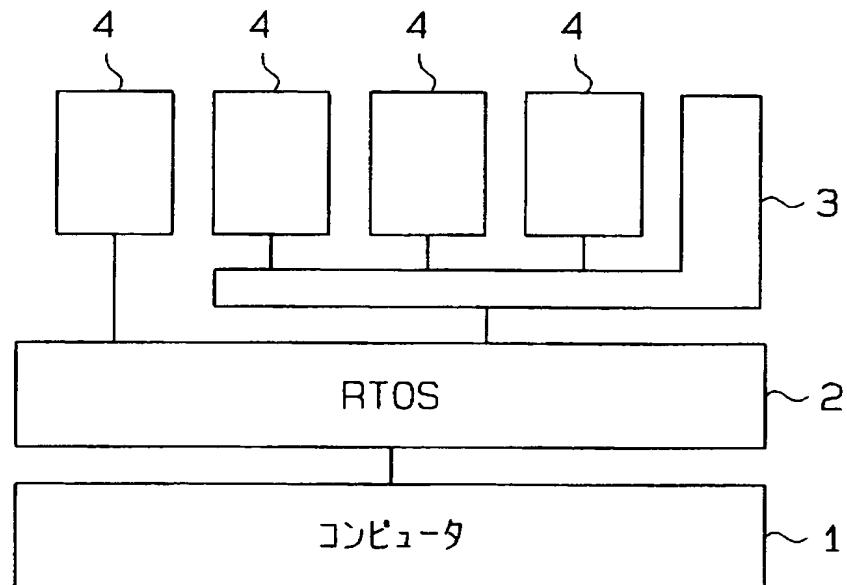
1…コンピュータ、2…リアルタイムオペレーティングシステム（RTOS）、3…追加プログラム、4…コード、16…対応情報作成手段、20…シミュレーション手段、22…プログラム実行手段、26…同期手段。

【書類名】 図面

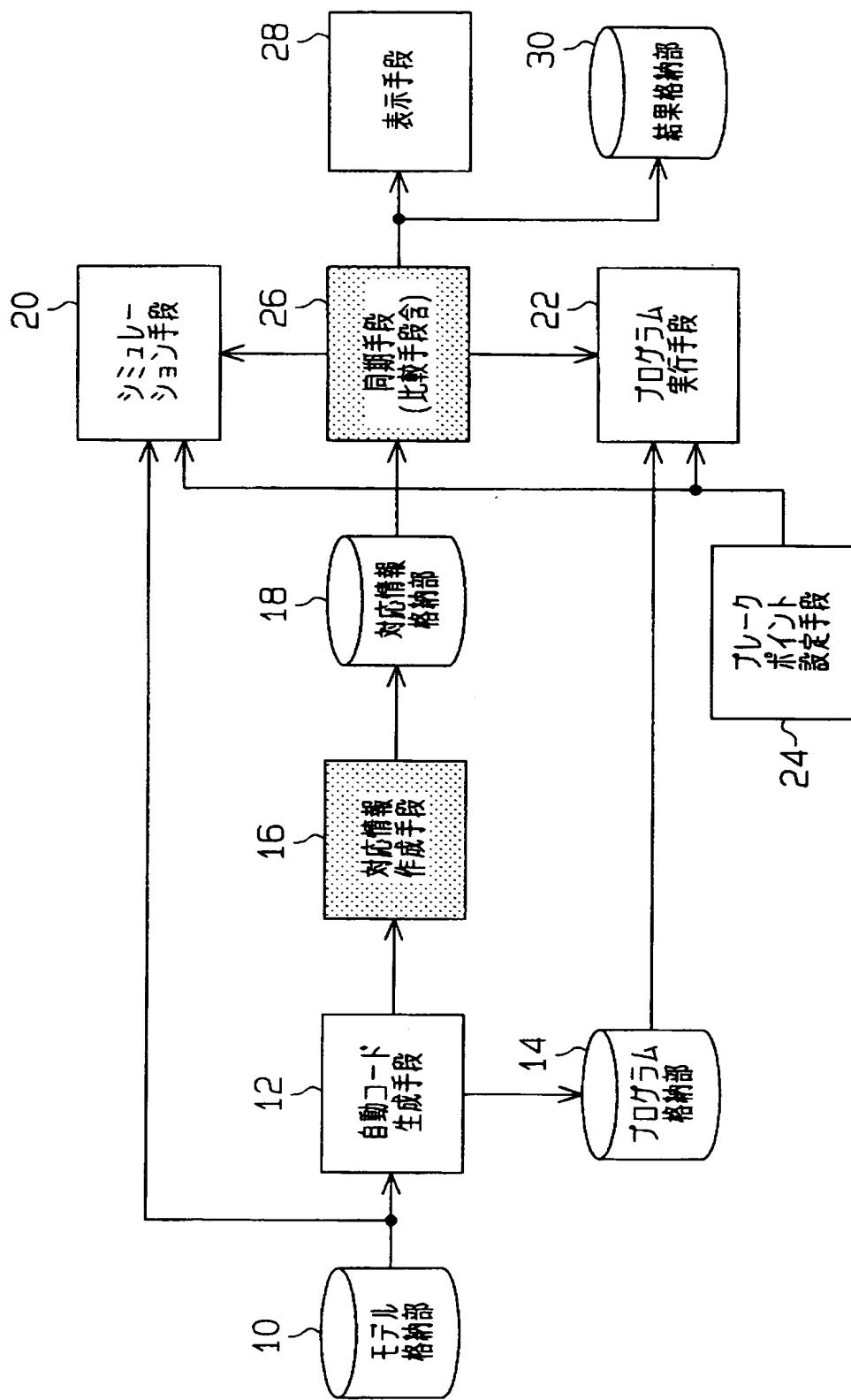
【図 1】



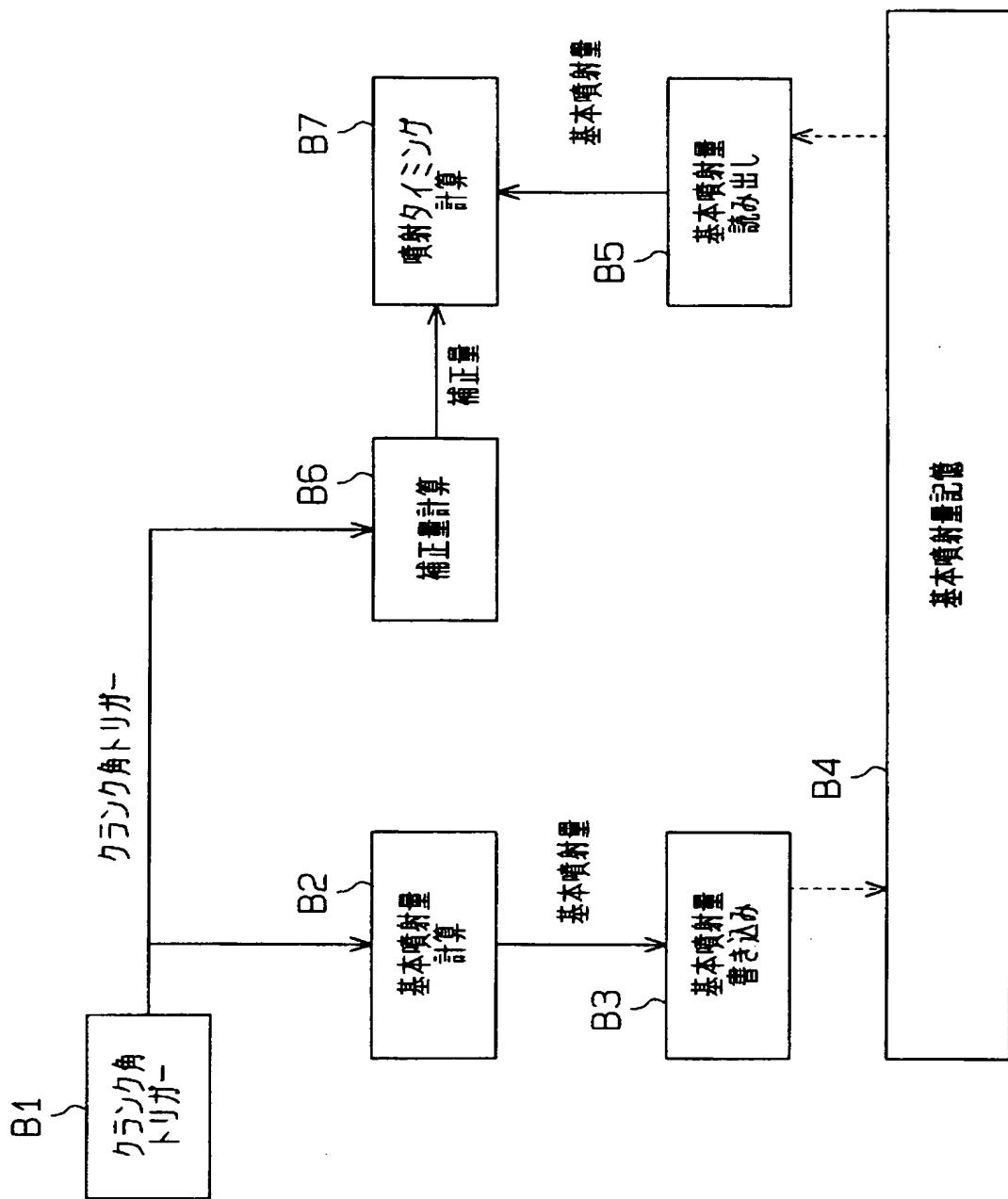
【図 2】



【図3】



【図 4】



【図 5】

```

L1:
  // 基本噴射量計算 (B2)
  v1<...;

L3:
  // 補正量計算 (B6)
  v2<...;

L4:
  v3<read (m1); // 基本噴射量読み出し (B5)

L5:
  // 噴射量タイミング計算 (B7)
  v4<... (v2, v3);

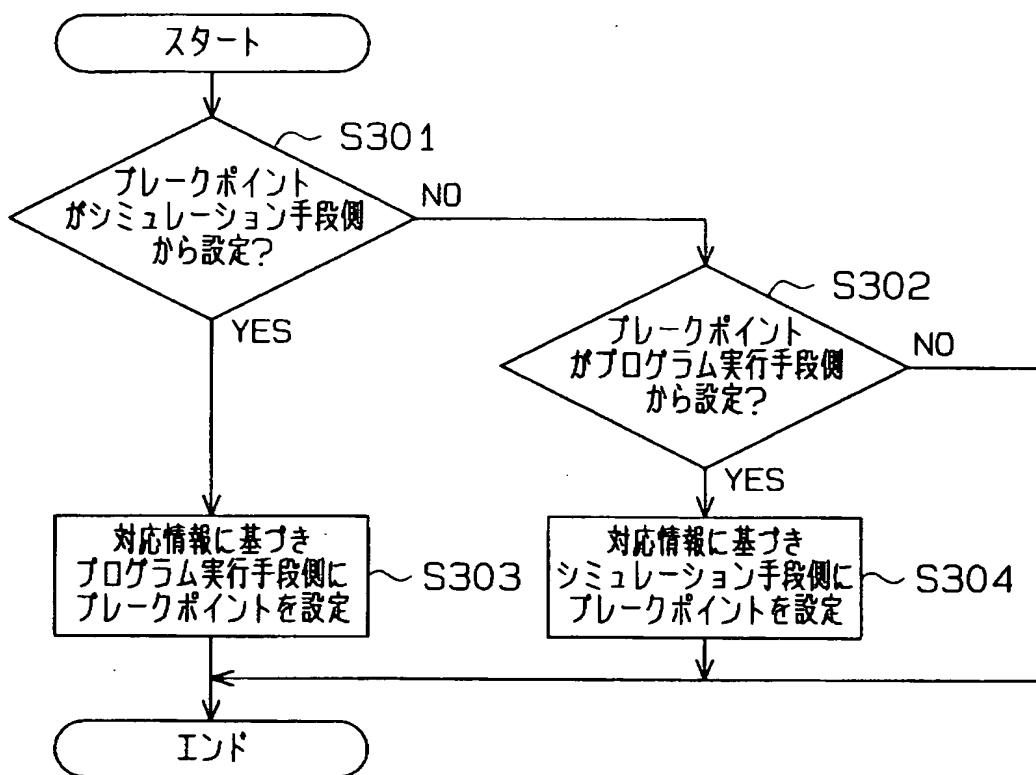
L2:
  write (m1, v1); // 基本噴射量書き込み (B3)

```

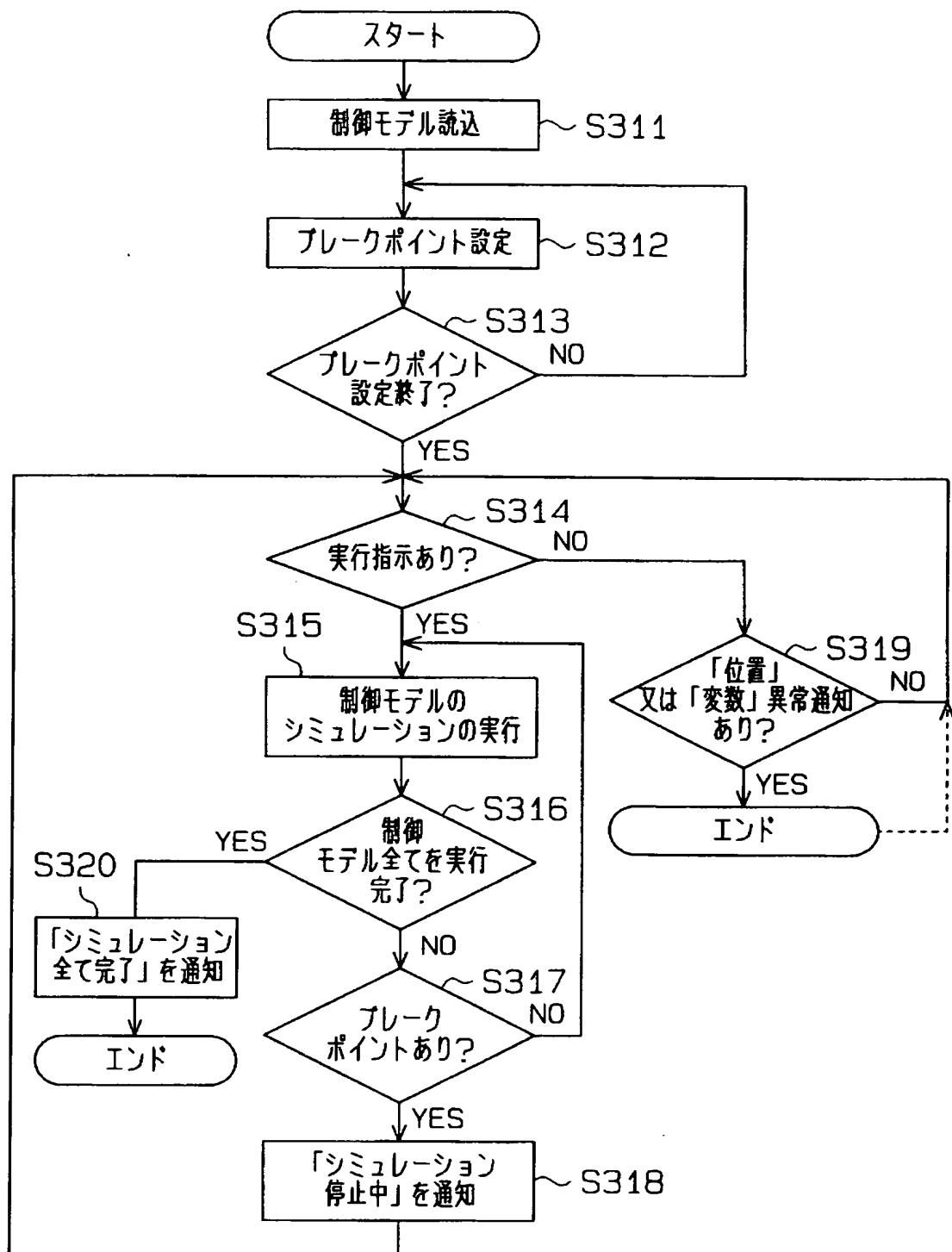
【図 6】

実行位置対応情報		変数対応情報	
ブロック	ラベル	ブロック結線/ストレージ	変数
クランク角トリガー (B1)			
基本噴射量計算 (B2)	L1	基本噴射量	v1
基本噴射量書き込み (B3)	L2	基本噴射量	v1
		基本噴射量記憶	m1
補正量計算 (B6)	L3	補正量	v2
基本噴射量読み出し (B5)	L4	基本噴射量	v3
		基本噴射量記憶	m1
噴射量タイミング計算 (B7)	L5	補正量	v2
		基本噴射量	v3
		噴射量タイミング	v4

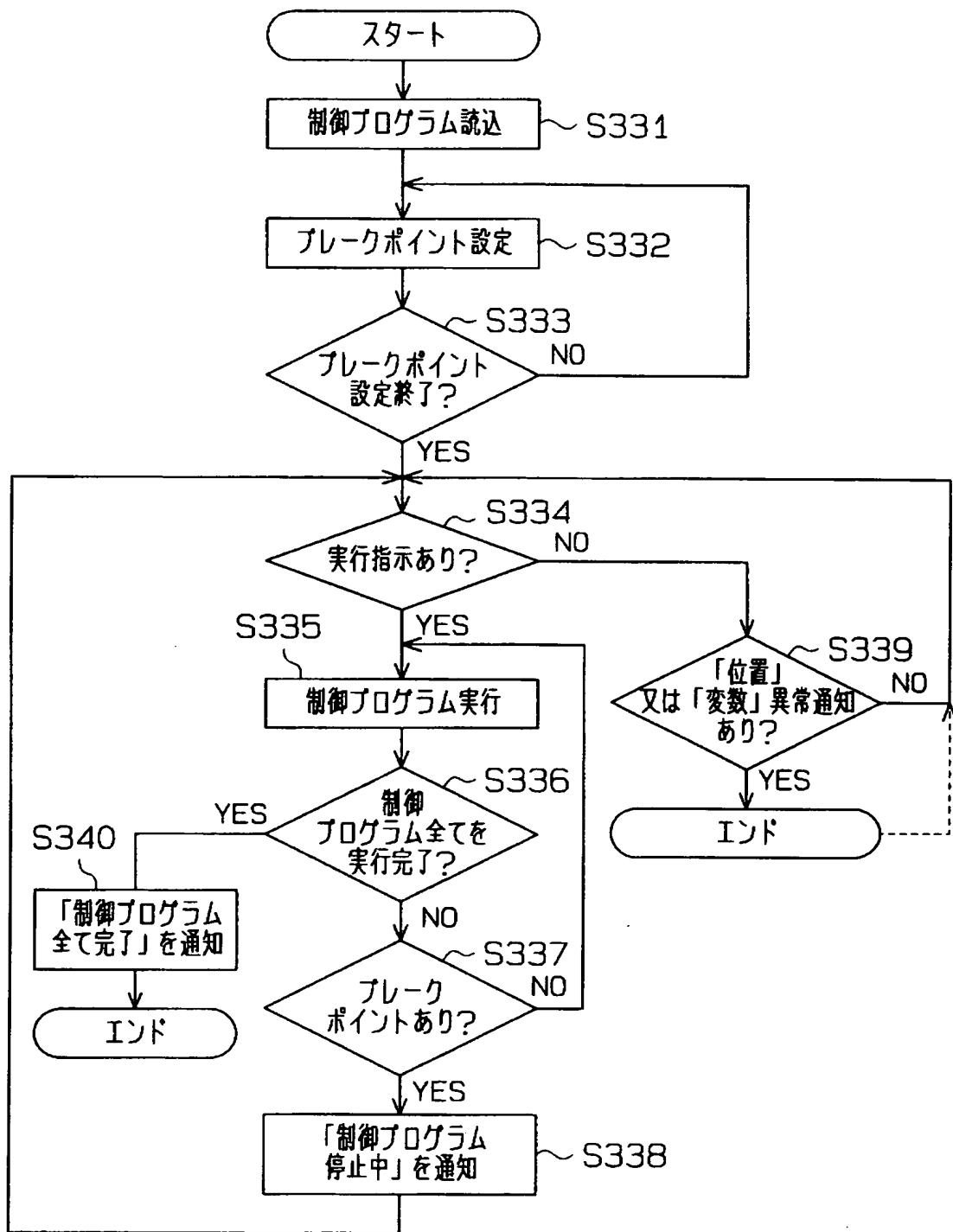
【図 7】



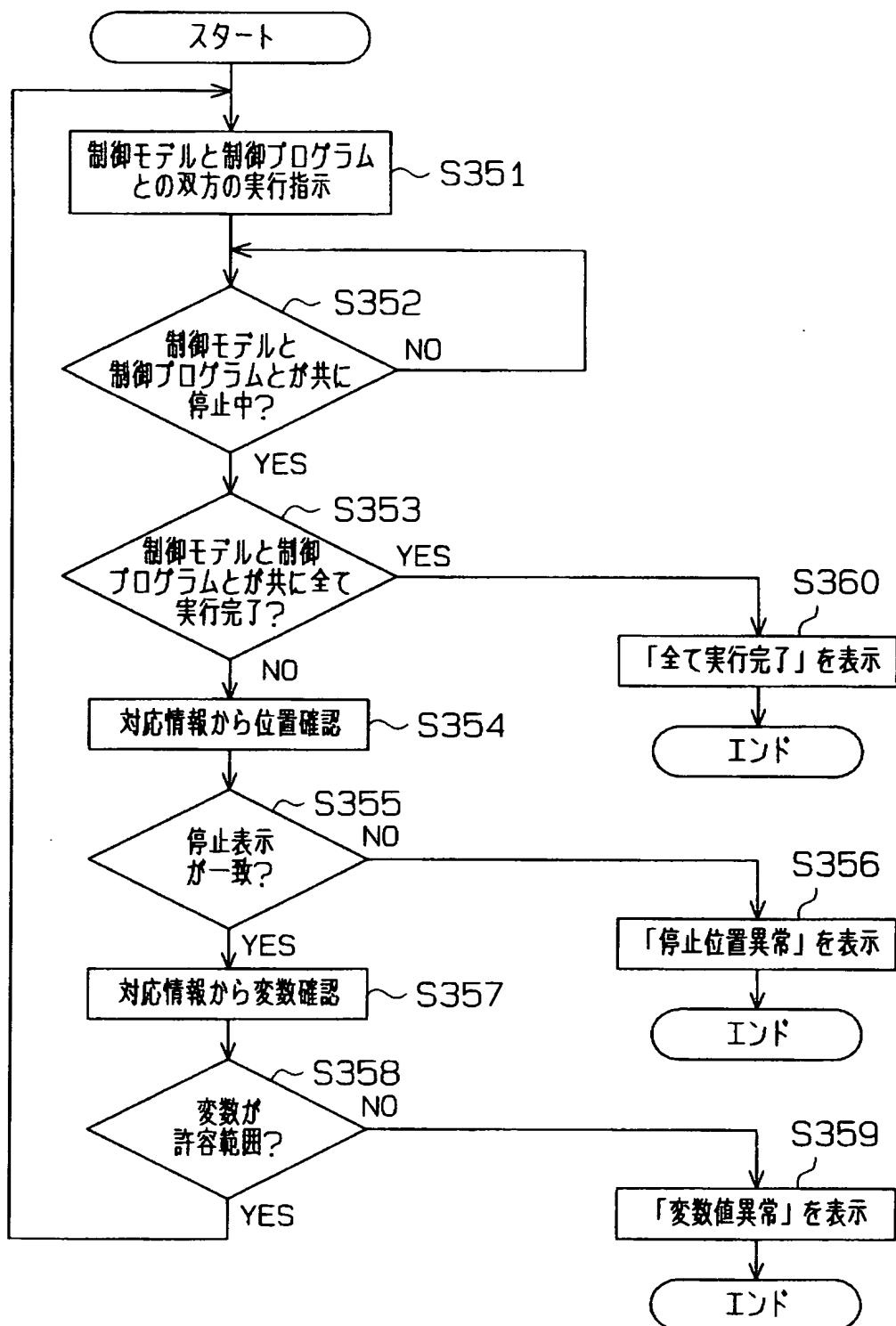
【図8】



【図9】



【図10】



【書類名】 要約書

【要約】

【課題】 モデルベース開発を行う場合にあって、制御プログラムや制御モデルの異常の有無の検査を簡易に行う。

【解決手段】 自動コード生成手段12は、制御モデルを入力とし、これからC言語で記述されたコードを生成して出力する。対応情報作成手段16は、上記自動コード生成手段12がコードを生成するに際して同自動コード生成手段12の有する情報に基づき、制御モデルとコードとの対応関係を表す対応情報を作成する。シミュレーション手段20は、制御モデルを入力とし、その動作をシミュレーションする。また、プログラム実行手段22は、上記コードに基づく制御プログラムを入力とし、これを実行するものである。同期手段26は、上記対応情報に基づきシミュレーション手段20及びプログラム実行手段22の動作を同期させる。

【選択図】 図3

特願 2003-054082

## 出願人履歴情報

識別番号 [00004260]

1. 変更年月日 1996年10月 8日

[変更理由] 名称変更

住 所 愛知県刈谷市昭和町1丁目1番地  
氏 名 株式会社デンソー